

## **Curriculum Vitae di Felice Crupi**

### **Istruzione e formazione**

- Nel 2001, Dottorato di Ricerca in “Ingegneria dei Sistemi Elettronici” presso l’Università degli Studi di Firenze
- Nel 1997, Laurea in Ingegneria Elettronica con voto 110/110 e lode presso l’Università degli Studi di Messina
- Nel 1991, Diploma di maturità classica con voto 60/60 presso il Liceo Classico Pitagora di Crotone

### **Esperienze professionali**

- Dal 2018, Professore Ordinario di Elettronica (settore scientifico-disciplinare ING-INF/01) presso l’Università della Calabria
- Dal 2002 al 2018, Professore Associato di Elettronica (settore scientifico-disciplinare ING-INF/01) presso l’Università della Calabria
- Dal 1998 al 2008, 9 periodi di ricerca per un totale di 21 mesi presso il centro di ricerca imec, Leuven, Belgio
- Nel 2006, periodo di ricerca presso l’Universitat Autònoma de Barcelona, Spagna
- Dal 2000 al 2002, Assegnista di Ricerca presso l’Università di Messina
- Nel 2000, periodo di ricerca presso il centro di ricerca IBM Thomas J. Watson Research Center, Yorktown Heights, NY, Stati Uniti
- Nel 1997, contratto di collaborazione con la ST-Microelectronics di Catania

### **Responsabilità di progetti di ricerca**

- Dal 2021, coordinatore locale del progetto di ricerca europeo H2020 dal titolo “GaN for Advanced Power Applications (GaN4AP)”
- Dal 2020, coordinatore locale del progetto di ricerca PRIN dal titolo “Five challenges towards electronics based on 2D materials (Five2D)”
- Dal 2018 al 2023, coordinatore locale del progetto di ricerca europeo H2020 dal titolo “First and European SiC Eighth Inches Pilot Line (REACTION)”
- Dal 2017 al 2021, coordinatore locale del progetto di ricerca europeo H2020 dal titolo “Wide Band Gap Innovative SiC for Advanced Power (WInSiC4AP)”
- Dal 2015 al 2016, coordinatore locale del progetto di ricerca europeo H2020 dal titolo “Radiation Hard Resistive Random-Access Memory (R2RAM)”
- Dal 2013 al 2016, coordinatore locale del progetto di ricerca europeo FP7 dal titolo “Energy Efficient Converters using GaN Power Devices (E2COGaN)”
- Dal 2012 al 2014, coordinatore nazionale del progetto di ricerca dal titolo: “Power Electronic Systems based on GaN on Si Technology Option (PEGASO)”, finanziato dal Ministero degli Affari Esteri nell’ambito dell’accordo di cooperazione tra Italia e Israele
- Dal 2008 al 2009, coordinatore nazionale del progetto di ricerca dal titolo: “Radiation Immune FLASH Memory (RIFLASH)”, finanziato dal Ministero degli Affari Esteri nell’ambito dell’accordo di cooperazione tra Italia e Israele

### **Indicatori bibliometrici (sorgente Scopus)**

- Pubblicazioni: più di 240
- Citazioni: più di 3900
- h-index: 32

### **Tematiche di ricerca**

- Affidabilità di dispositivi CMOS
- Caratterizzazione elettrica di dispositivi elettronici
- Modellistica e simulazione di dispositivi elettronici
- Progettazione di strumentazione elettronica a basso rumore
- Progettazione di circuiti analogici CMOS a basso consumo di potenza
- Progettazione di celle solari

### **Collaborazioni di ricerca estere**

- IMEC, Leuven, Belgium
- Holst Center, Eindhoven, The Netherlands
- Tyndall National Institute, Cork, Ireland
- CEA Leti, Grenoble, France
- IHP Microelectronics, Frankfurt (Oder), Germany
- Jülich Aachen Research Alliance, Germany
- KU Leuven, Leuven, Belgium
- Universitat Autònoma de Barcelona, Barcelona, Spain
- Technische Universität Wien, Wien, Austria
- Delft University of Technology, The Netherlands
- Indian Institute of Technology (IIT) Bombay, Powai, India
- Purdue University, West Lafayette, Indiana, United States of America
- Universidad San Francisco de Quito, Quito, Ecuador
- NXP Semiconductors, Eindhoven, The Netherlands
- Tower Semiconductor Ltd, Migdal Haemek, Israel

### **Supervisione di tesi**

- Studenti di Laurea Magistrale: più di 100
- Studenti di Dottorato: più di 10

### **Incarichi di insegnamento nazionale**

- Corsi Laurea Magistrale: 46
- Corsi Laurea Triennale: 8

### **Incarichi di insegnamento internazionale**

- Nel 2017, corso “Nanoscaled Devices”, Master Degree in Nanoelectronics, Universidad San Francisco de Quito, Ecuador
- Nel 2016, corso “Reliability, Low-Frequency Noise and Early Assessment of CMOS Nanotechnologies”, Chinese Ministry of Industry and Information Technology, Beijing, China
- Nel 2012, corso “Nanoelectronic Devices”, Undergraduate Degree in Electrical and Electronic Engineering, Universidad San Francisco de Quito, Ecuador
- Nel 2010, corso “Nanoelectronic Devices”, Bachelor Degree in Electrical Engineering, Satakunta University of Applied Sciences, Pori, Finlandia
- Nel 2008, lezione “Low Frequency Noise in Advanced CMOS Devices”, Indian Institute of Technology (IIT) Bombay, India
- Nel 2007, corso “Low Frequency Noise: Theory, Instrumentation and Measurement”, Dottorato di Ricerca, Katholieke Universiteit Leuven, Belgio

- Nel 2006, corso “Reliability and Low Frequency Noise Measurements in Advanced CMOS Devices”, Master Degree in Micro and Nanoelectronic Engineering, Universitat Autònoma de Barcelona, Spagna

#### **Attività di editore**

- Dal 2011 al 2022, Associate Editor della rivista IEEE Transactions on Device and Materials Reliability (TDMR)

#### **Organizzazione di conferenze e scuole**

- Nel 2021 e 2023, General Chair della conferenza “Insulating Films On Semiconductors” (INFOS)
- Nel 2004-2010, 2012 e 2015, Membro del Comitato Tecnico di Programma della conferenza internazionale International Reliability Physics Symposium (IRPS)
- Nel 2011 e 2012, Membro del Comitato Tecnico di Programma della conferenza internazionale International Electron Devices Meeting (IEDM)
- Nel 2014, Direttore della Scuola Internazionale di Dottorato SINANO (EURODOTS label) sul tema “Reliability and variability of electron devices”, Bertinoro

#### **Incarichi istituzionali**

- Dal 2023, Direttore del Consorzio Inter-Universitario per la Nanoelettronica (IUNET)
- Dal 2021, Membro della Commissione per l’Abilitazione Scientifica Nazionale per il settore concorsuale 09/E3 (Elettronica)
- Dal 2010 al 2023, Delegato dell’Università della Calabria nell’Assemblea del Consorzio Inter-Universitario per la Nanoelettronica (IUNET)
- Dal 2015 al 2021, Coordinatore del Dottorato di Ricerca in Information and Communications Technologies (ICT) dell’Università della Calabria